

ネットリストの取込み

Altium Designer の基本は回路図データとのリンクでネット情報をやり取りしています。

故にネットリストの取り込みツールはありません。

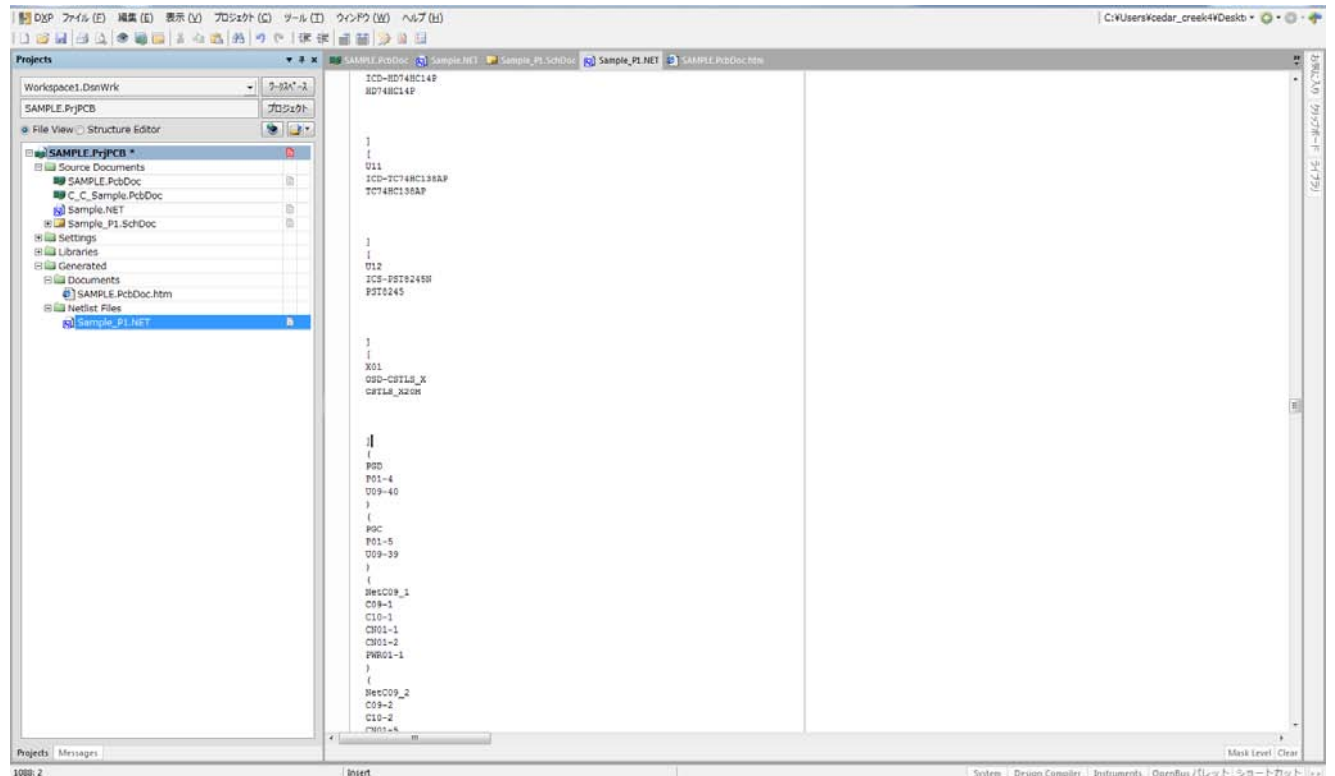
比較ツールを使用してネットリストを取り込みます。

ネットリストのフォーマット：Protel

Altium のネットリストは2部構成になっています。(下記)

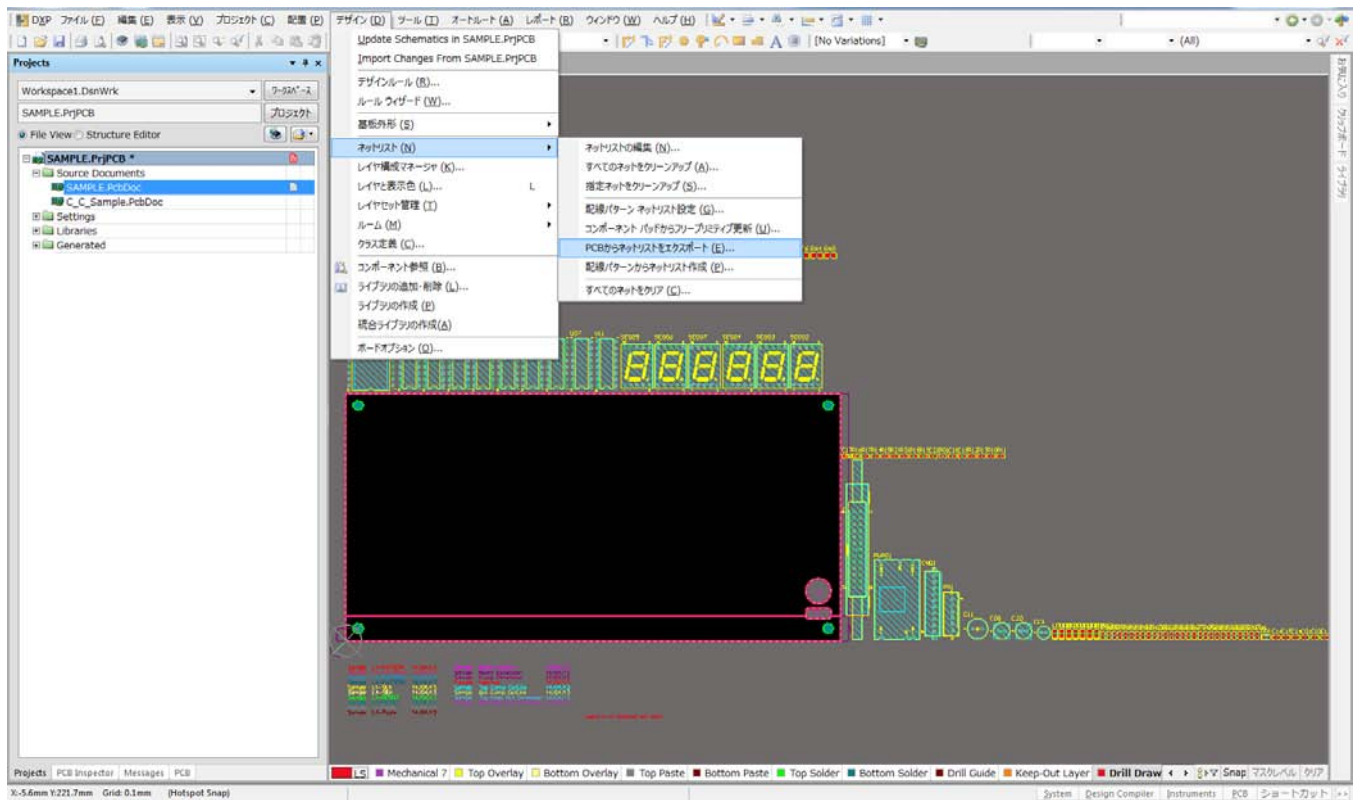
前半：部品情報 [デジグネータ フットプリント コメント 空白]

後半：ネット情報 (ネット名 デジグネーターピン番号)

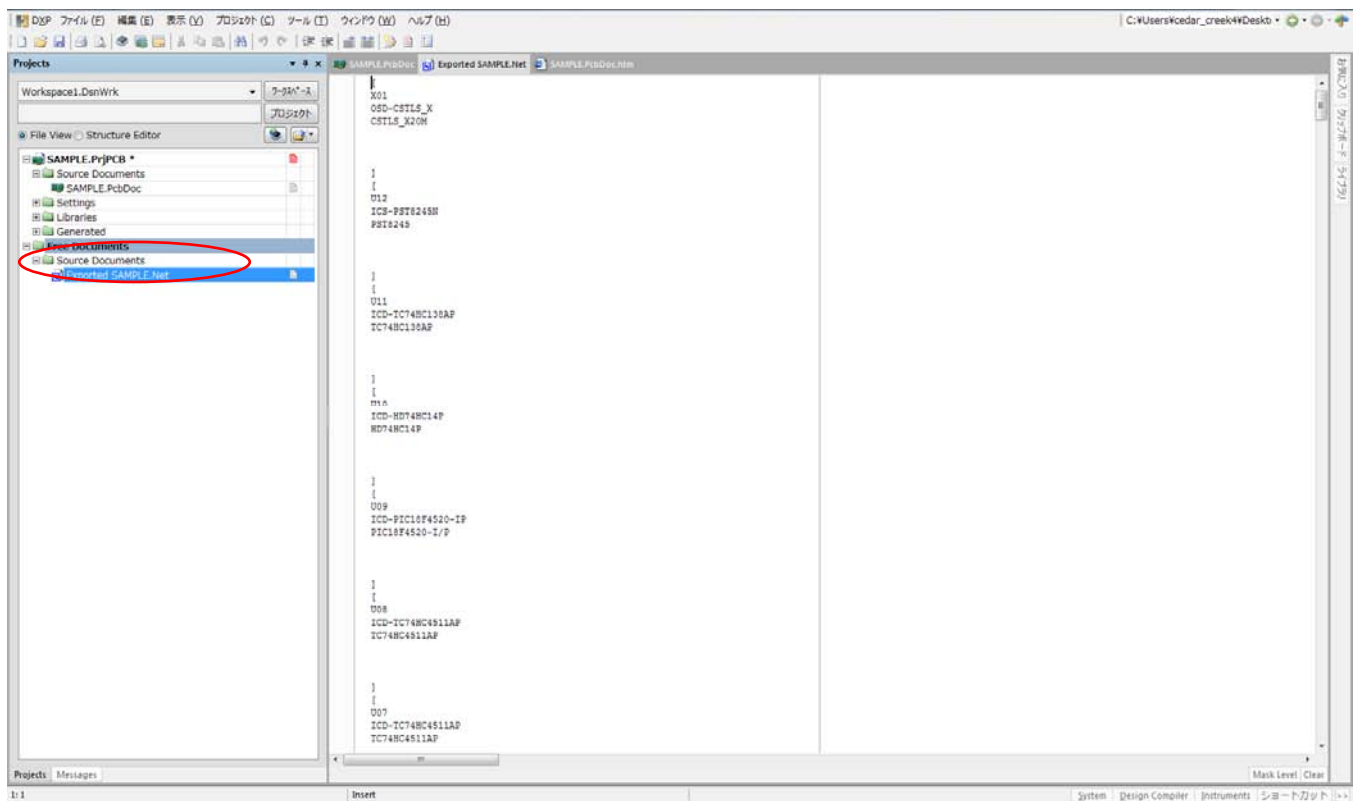


部品情報部分の作成

部品配置後 デザイン>>ネットリスト>>PCB からネットリストをエクスポート

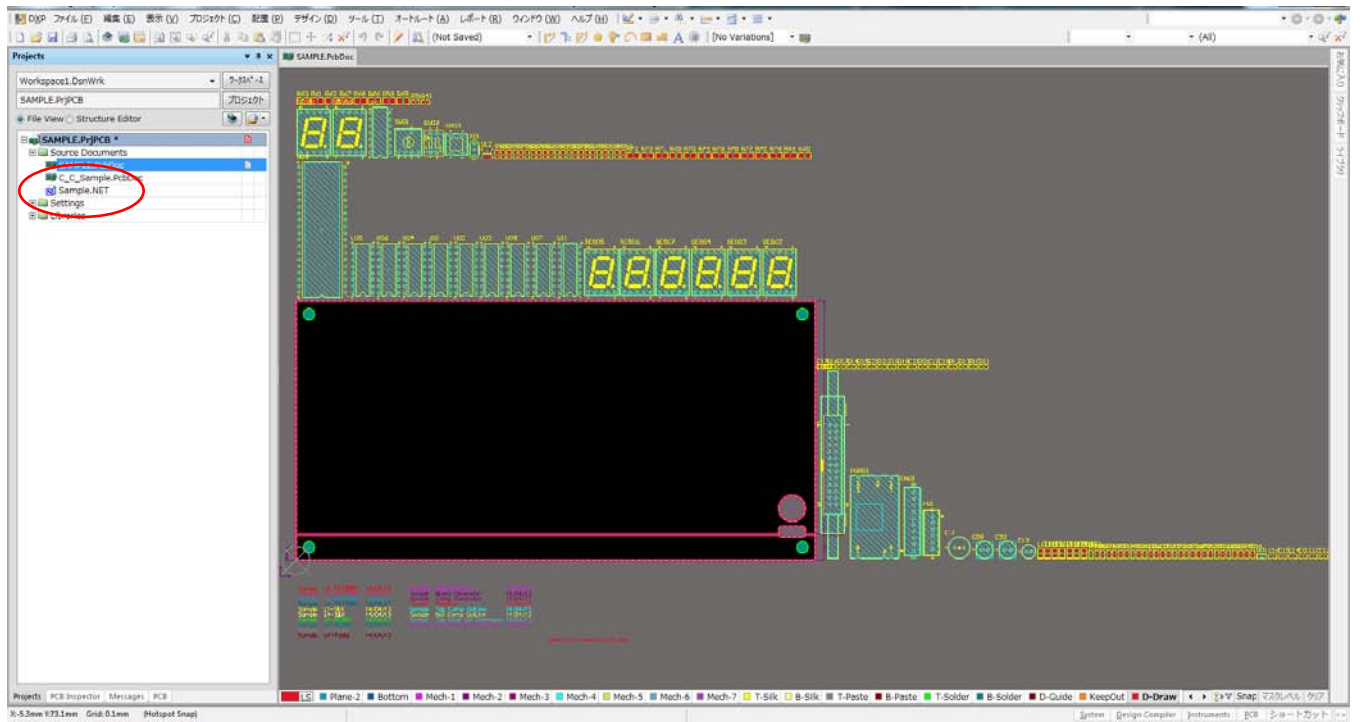


部品情報だけのネットリストが作成される。



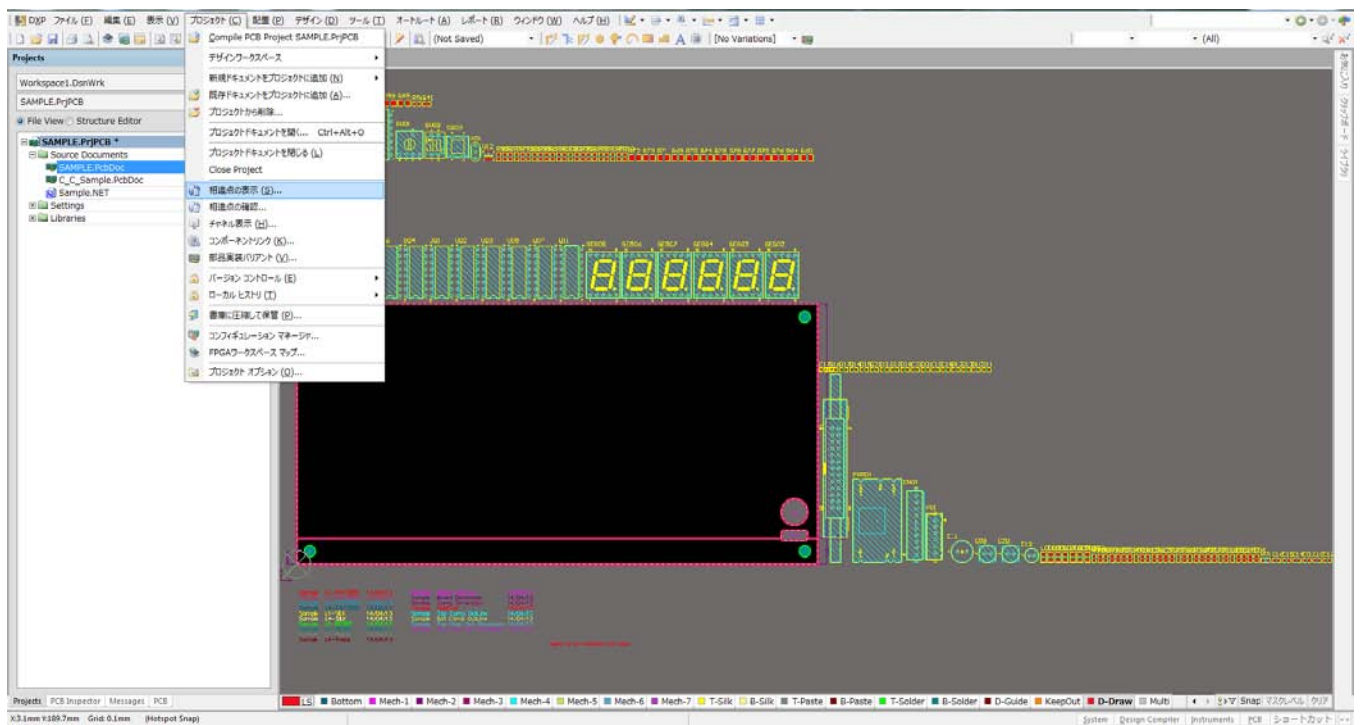
テキストエディターで上記ネットリストに、Protel フォーマットに変換したネットリストを合成して Altium のネットリストを作成する。

ネットリストの取り込み

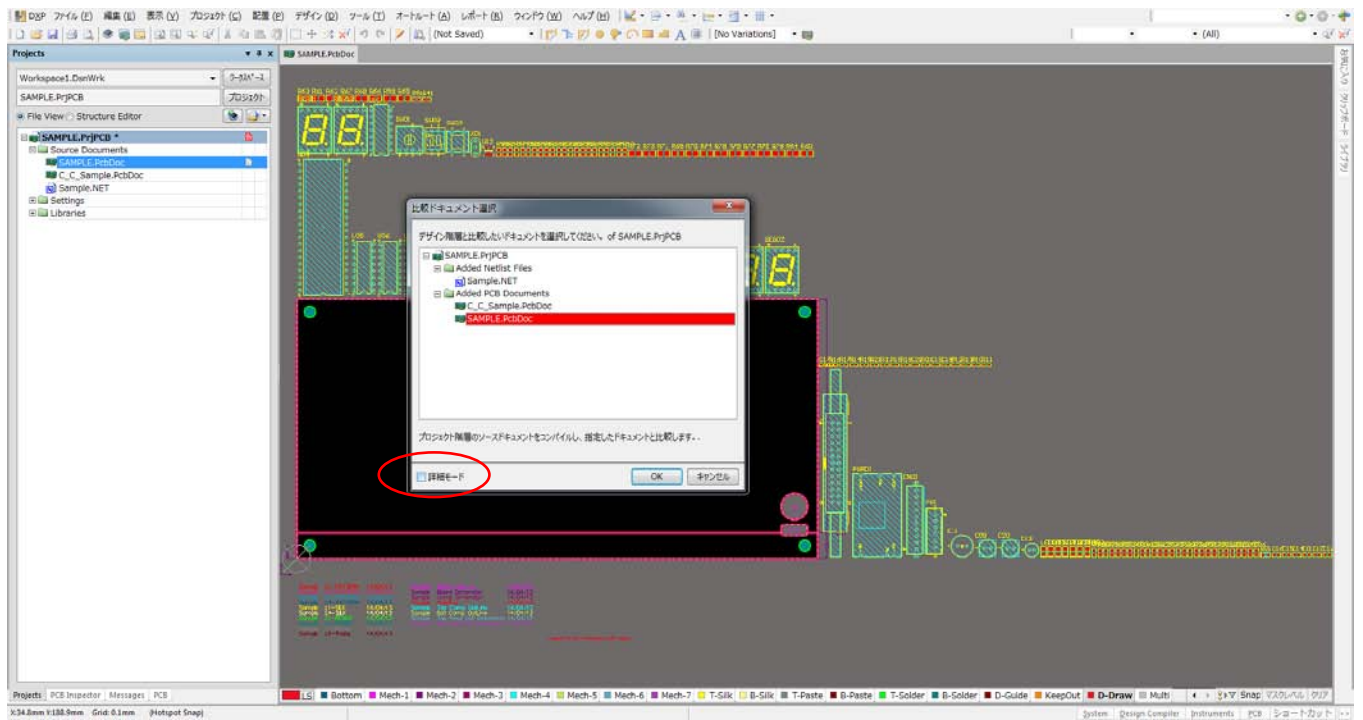


部品配置後の PCB に Protel フォーマットのネットリストをプロジェクト内に取り込む

プロジェクト>>相違点の表示

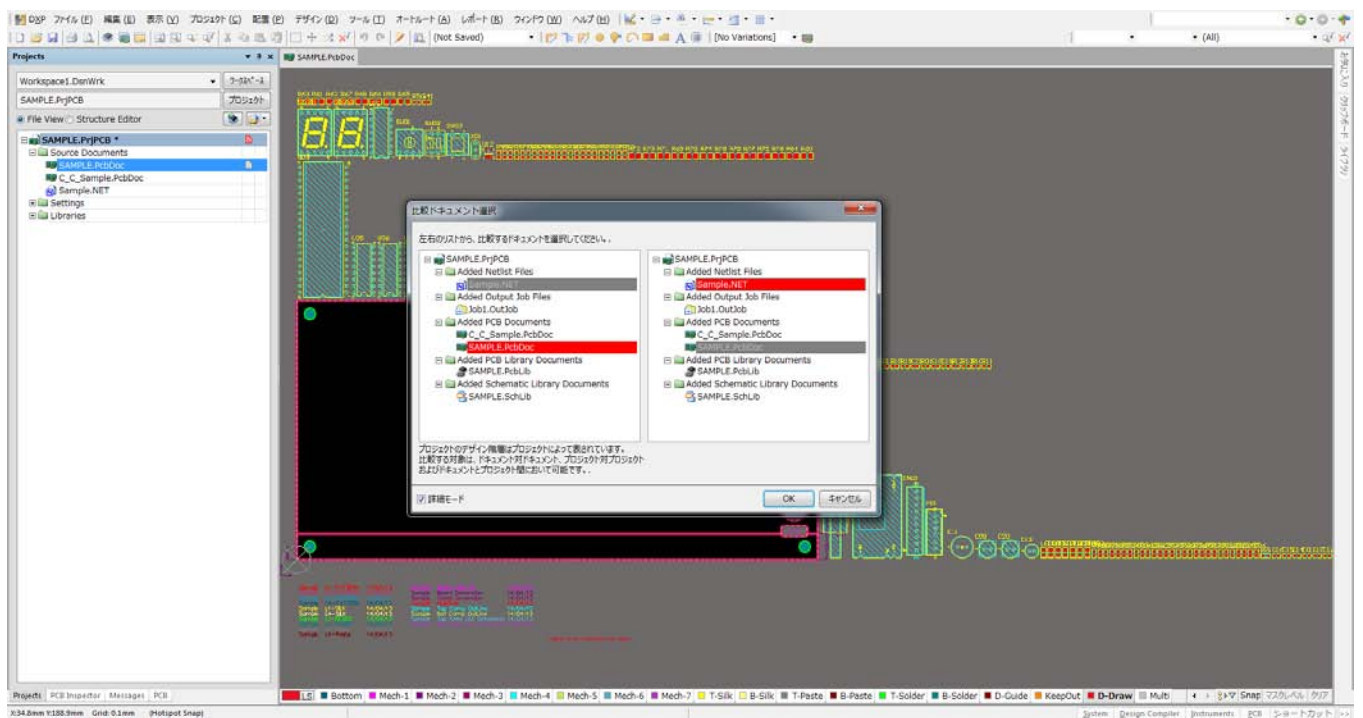


比較ドキュメント選択



詳細モードにチェックを入れる。

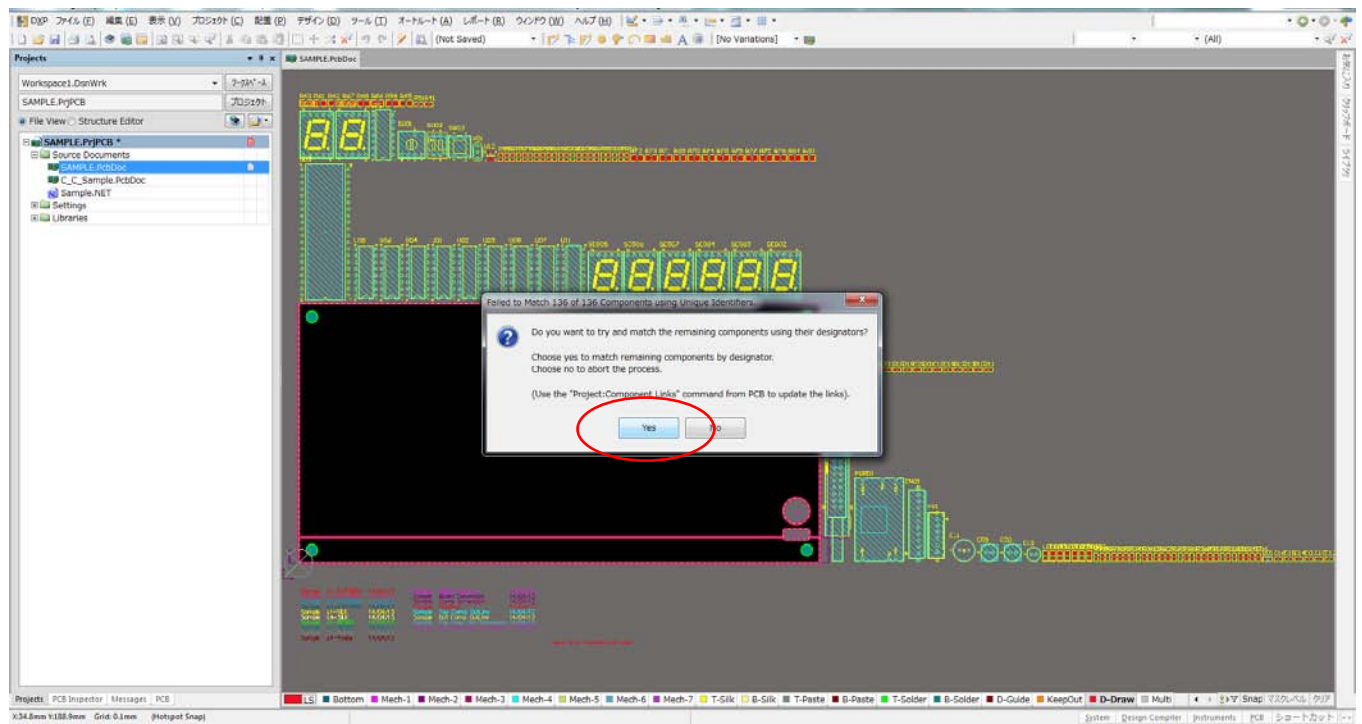
左右に画面が分離する



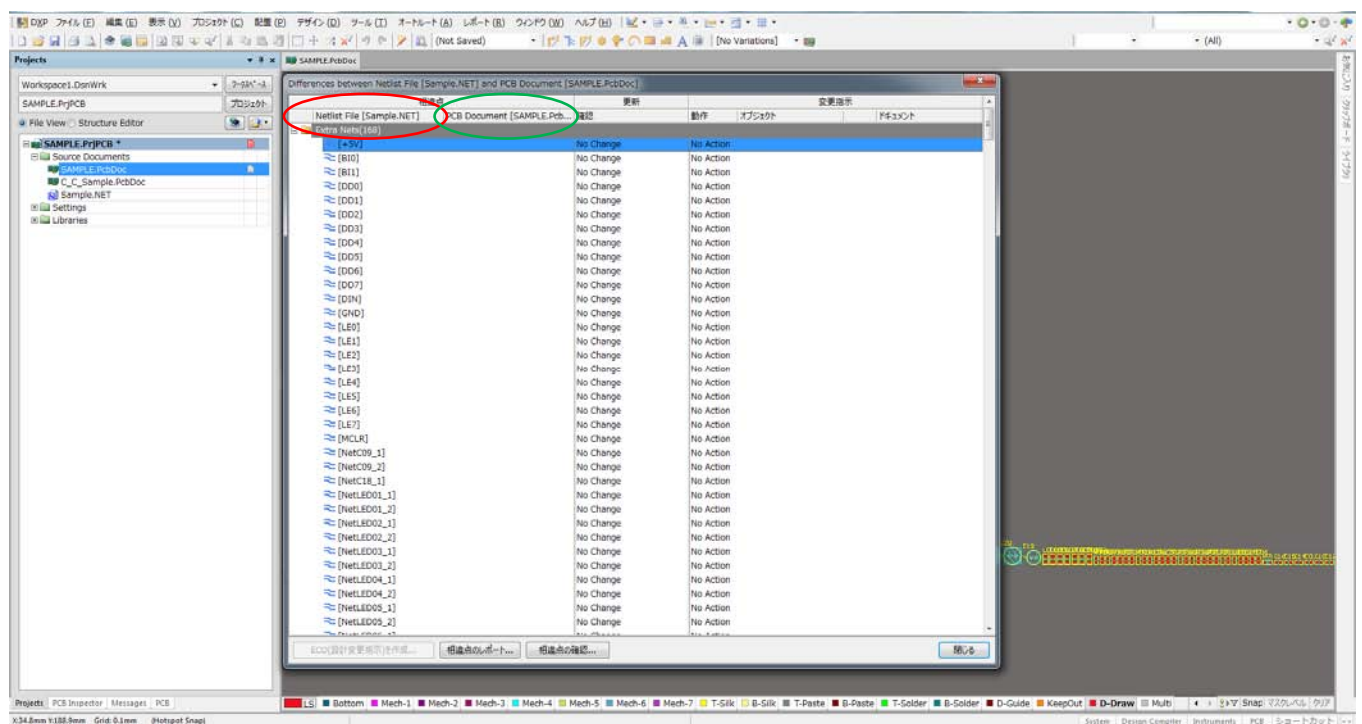
左画面：PCB データ 指定

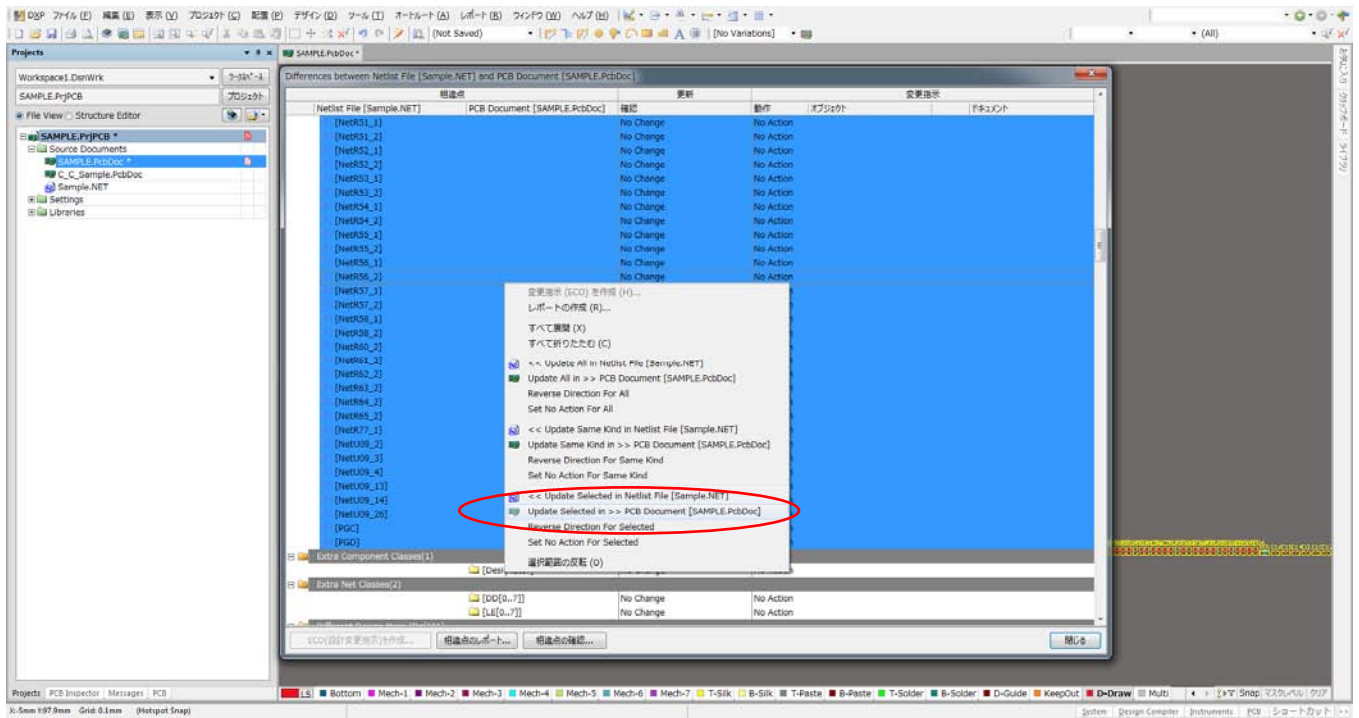
右画面：ネットリスト 指定

YES をクリック



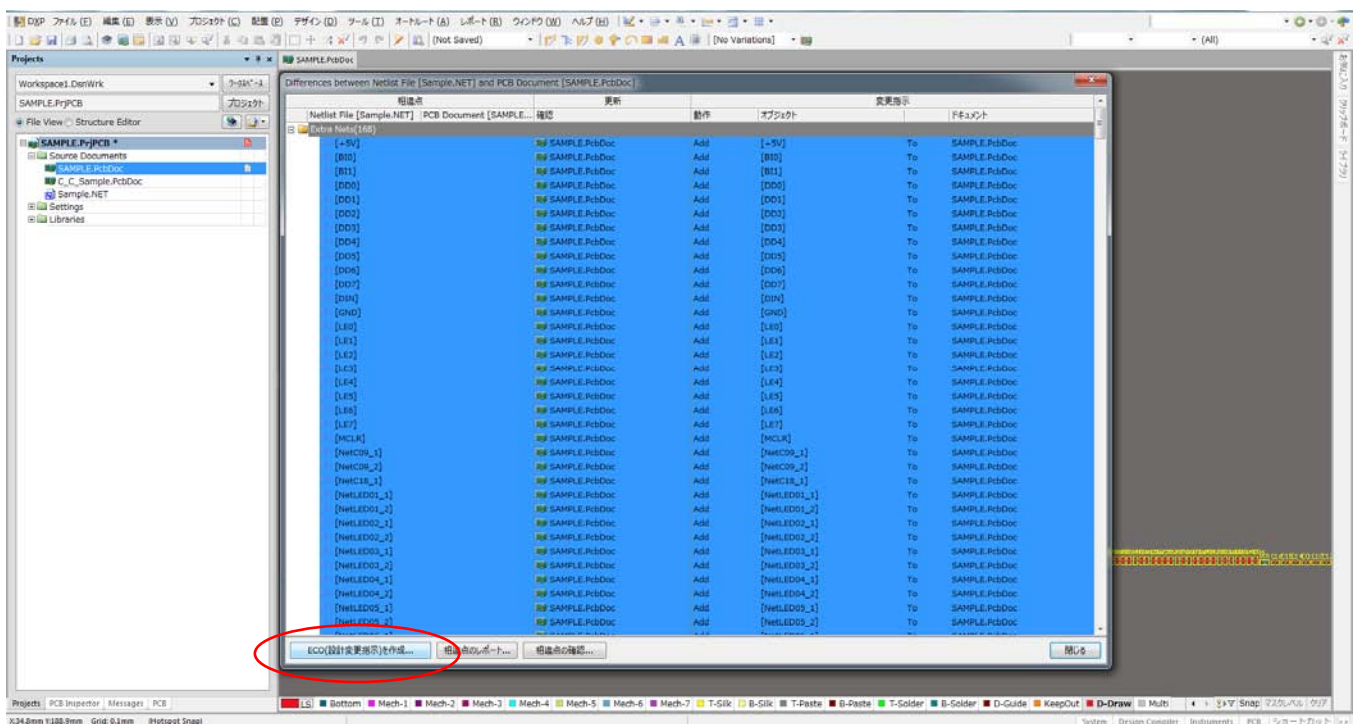
ネットリストとPCBデータの比較





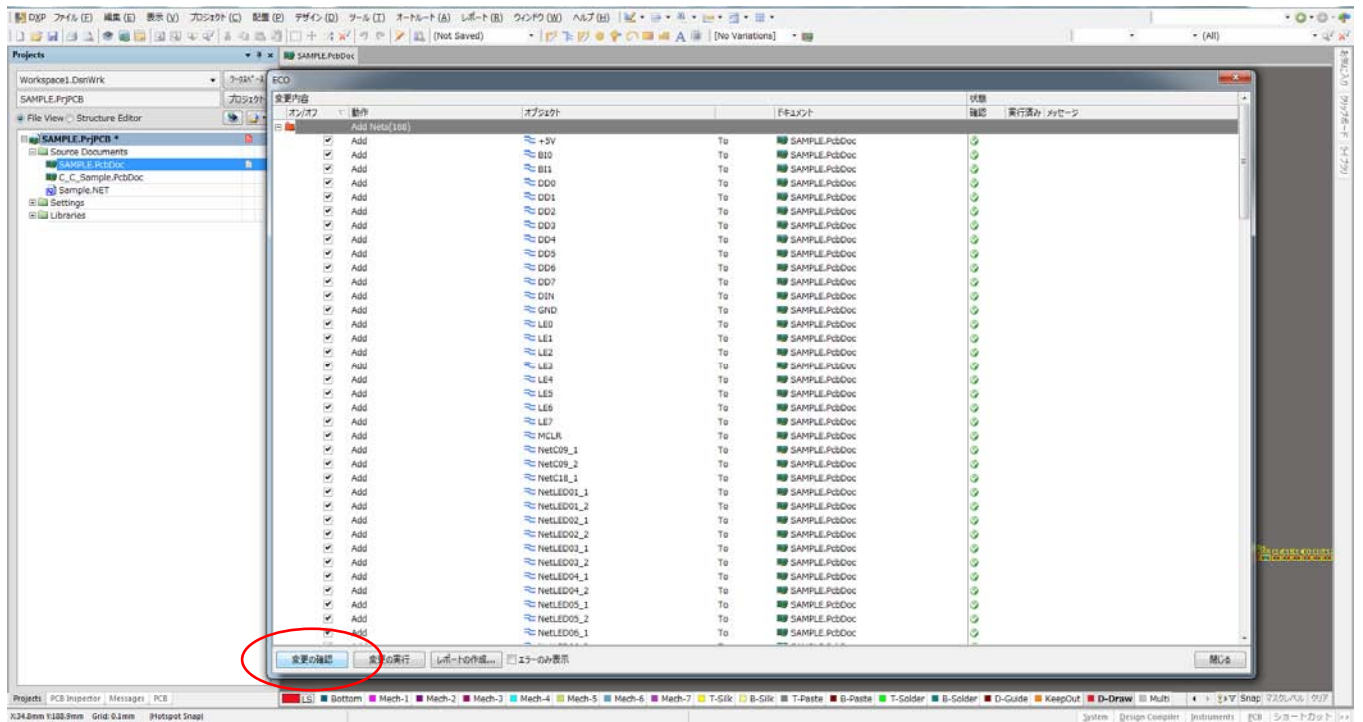
Update Selected in >>PCB Document[XXX.PcbDoc]を選択
セレクトしたネットをPCBに取り込む

ECO（設計変更指示）を作成



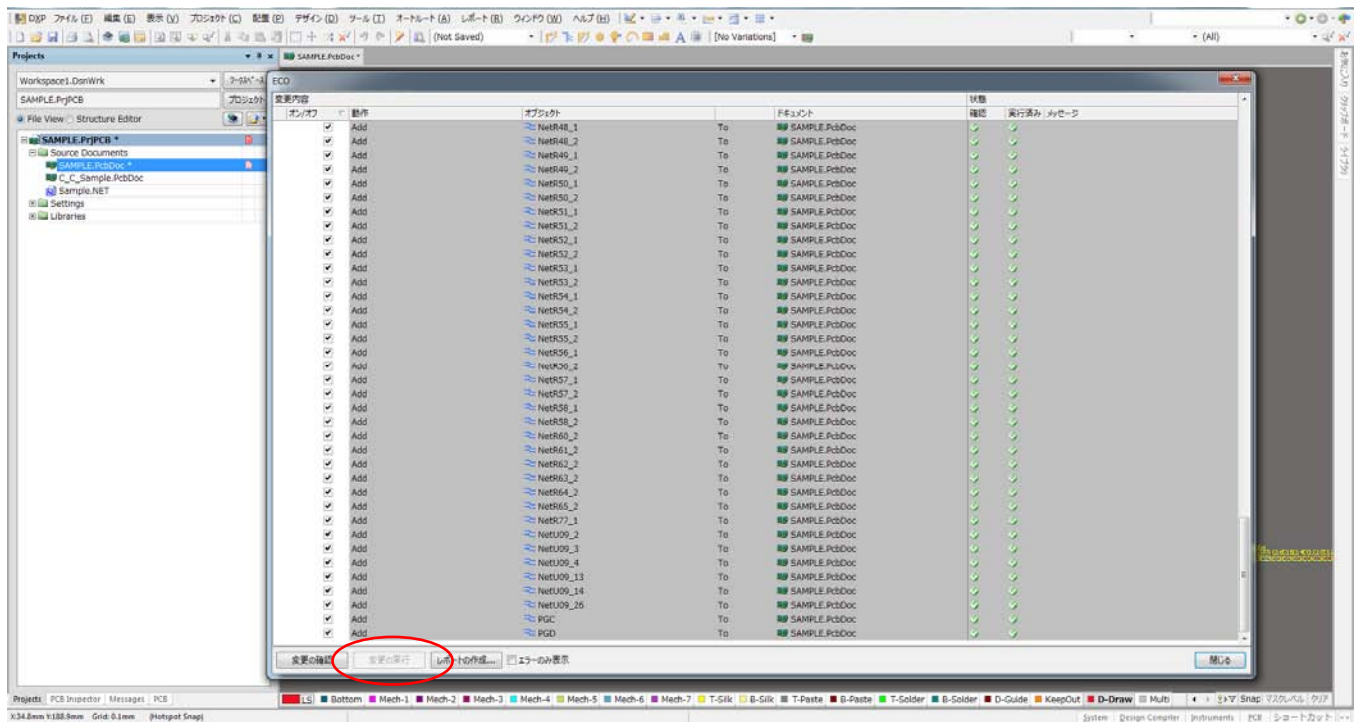
赤印：クリック

変更の確認



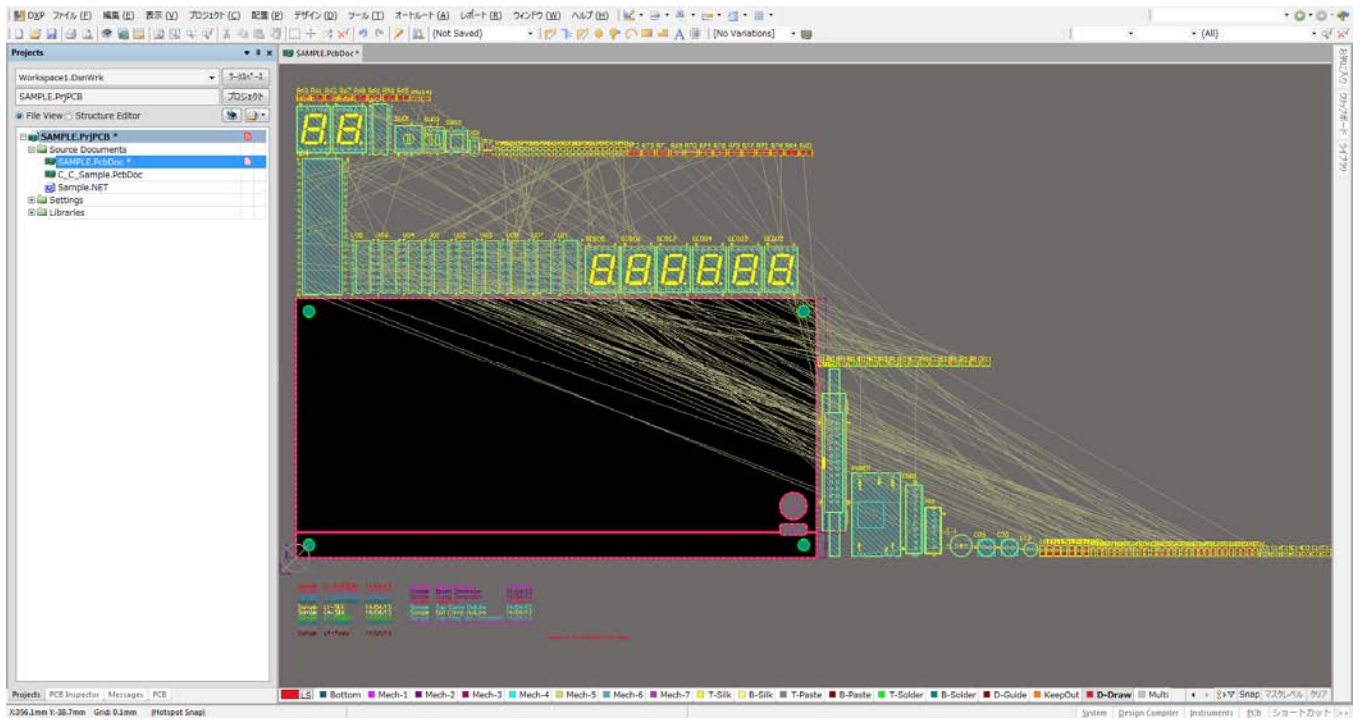
赤印：クリック

変更の実行

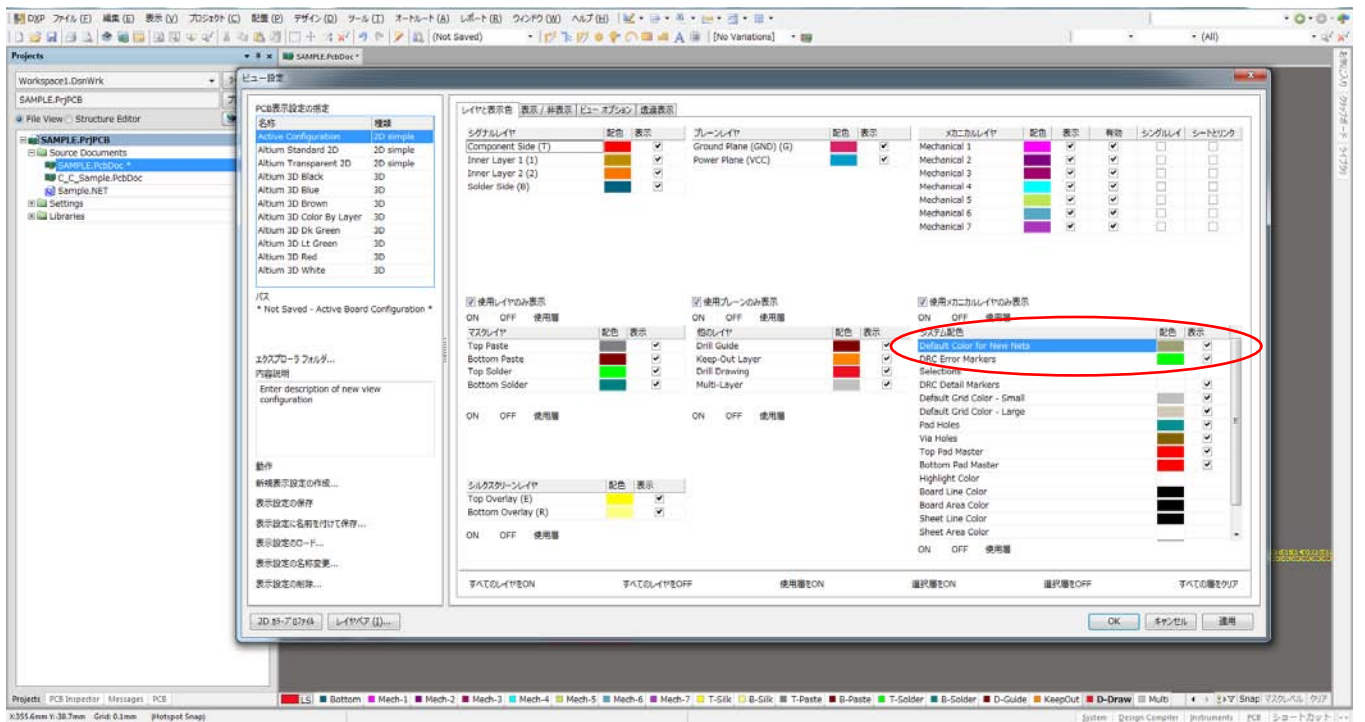


赤印：クリック

ネットリストが取り込まれラッツが発生



ラッツの表示



赤印: Default Color for New Nets をチェック